

内蔵コンパレータにより CycleByCycle のスイッチングデバイスの保護を考えています。
 そこで、コンパレータの出力をトリガとする方法は以下の2点と思いますが、①については
 EPwm1Regs.TZDCSEL.bit.DCAEVT2 = TZ_DCAH_HI;ように記述すれば動作することは確認できましたが、
 ②については、信号が伝わらないようです。

/* ePwm X-Bar */

```
EPwmXbarRegs.TRIP4MUX0TO15CFG.bit.MUX8 = 0; /* CMPSS5 → TRIP4 */
EPwmXbarRegs.TRIP4MUXENABLE.bit.MUX8 = 1; //Enable
```

/* DCTRIPSEL */

```
EPwm1Regs.DCTRIPSEL.bit.DCAHCOMPSEL = DC_TRIPIN4;
EPwm1Regs.DCACTL.bit.EVT2SRCSEL = DC_EVT2;
EPwm1Regs.DCACTL.bit.EVT2FRCSYNCSSEL = DC_EVT_ASYNC;
EPwm1Regs.TZSEL.bit.DCAEVT2 = 1; /* CBC のソースとしてイベント2を選択 */
```

- ①内蔵コンパレータの出力を TripLogiic ユニットに直接入力
- ②DC-Submodule にイベント入力して、DCAEVT2.force

